#### PATENT ABSTRACTS OF JAPAN

(11) Publication number: 2001093165 A

(43) Date of publication of application: 06.04.01

(51) Int. Cl

G11B 7/09 G11B 7/125

(21) Application number: 11271163

(22) Date of filing: 24.09.99

**TEAC CORP** 

(72) Inventor:

(71) Applicant:

KUBO MITSUMASA **OTSUKA YOSHIYUKI** 

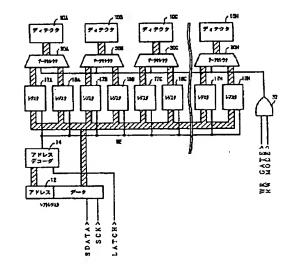
#### (54) FOCUSING AND TRACKING SERVO CIRCUIT FOR OPTICAL DISK DEVICE

#### (57) Abstract:

PROBLEM TO BE SOLVED: To provide a focusing and tracking servo circuit for an optical disk device capable of keeping stability of a focusing and tracking servo in switching of recording/reproducing.

SOLUTION: This circuit is provided with first storage means 18A-18H storing parameters in accordance with optical beam power in recording, second storage means 17A-17H for storing parameters in accordance with optical beam power in reproducing, a selecting means for selecting parameters stored in the first and second storage means in accordance with switching of recording/reproducing and setting the parameters in detecting means 10A-10H. Thus, the parameters are instantly switched simultaneously with switching of recording/reproducing, and stability of the focusing and tracking servo is kept.

COPYRIGHT: (C)2001, JPO



# THIS PAGE BLANK (USPTO)

(19)日本国特許庁 (JP)

# (12) 公開特許公報(A)

(11)特許出願公開番号 特開2001-93165

(P2001-93165A)

(43)公開日 平成13年4月6日(2001.4.6)

(51) Int.Cl.7

識別記号

FΙ

テーマコード(参考)

G11B 7/09

7/125

G11B 7/09 7/125

A 5D118

C 5D119

### 審査請求 未請求 請求項の数3 OL (全 11 頁)

弁理士 伊東 忠彦

(21)出願番号	特顏平11-271163	(71)出顧人	000003676
(01) 12102121			ティアック株式会社
(22)出魔日	平成11年9月24日(1999.9.24)		東京都武蔵野市中町3丁目7番3号
(DE) ETHN H	• 77	(72) 発明者	久保 充正
		i i	東京都武蔵野市中町3丁目7番3号 ティ
			アック株式会社内
		(72) 発明者	大塚 由幸
			東京都武蔵野市中町3丁目7番3号 ティ
			アック株式会社内
		(74)代理人	100070150

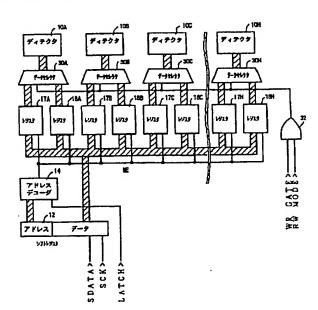
最終買に続く

# (54) [発明の名称] 光ディスク装置のフォーカス及びトラッキングサーボ回路

#### (57)【要約】

【課題】 記録/再生の切り替え時にフォーカス及びトラッキングサーボを安定性を保つことができる光ディスク装置のフォーカス及びトラッキングサーボ回路を提供することを目的とする。

【解決手段】 記録時の光ビームパワーに応じたパラメータを記憶する第1の記憶手段18A~18Hと、再生時の光ビームパワーに応じたパラメータを記憶する第2の記憶手段17A~17Hと、記録再生の切り替えに応じて第1、第2の記憶手段に記憶されているパラメータを選択し検出手段10A~10Hに設定する選択手段とを有する。このため、記録再生の切り替えと同時にパラメータを瞬時に切り替えることができ、フォーカス及びトラッキングサーボの安定性を保つことができる。



#### 【特許請求の範囲】

【請求項1】 光ディスクに照射する光ピームパワーを 再生時に対して増大させ記録を行うと共に、前記光ディ スクで反射された光ビームを検出手段で検出してフォー カス及びトラッキングサーボを行う光ディスク装置のフ ォーカス及びトラッキングサーボ回路において、

記録時の光ビームパワーに応じたパラメータを記憶する 第1の記憶手段と、

再生時の光ビームパワーに応じたパラメータを記憶する 第2の記憶手段と、

記録再生の切り替えに応じて前記第1,第2の記憶手段 に記憶されているパラメータを選択し前記検出手段また はフォーカス及びトラッキングサーボを行う回路に設定 する選択手段とを有することを特徴とする光ディスク装 置のフォーカス及びトラッキングサーボ回路。

【請求項2】 請求項1記載の光ディスク装置のフォー カス及びトラッキングサーボ回路において、

前記パラメータは、前記検出手段の検出感度であること を特徴とする光ディスク装置のフォーカス及びトラッキ ングサーボ回路。

【請求項3】 請求項1記載の光ディスク装置のフォー カス及びトラッキングサーボ回路において、

前記パラメータは、前記フォーカス及びトラッキングサ ーボを行う回路のサーボゲイン及びオフセットであるこ とを特徴とする光ディスク装置のフォーカス及びトラッ キングサーボ回路。

#### 【発明の詳細な説明】

#### [0000]

【発明の属する技術分野】本発明は光ディスク装置のフ ォーカス及びトラッキングサーボ回路に関し、特に、書 30 き換え可能型光ディスクの記録再生を行う光ディスク装 置のフォーカス及びトラッキングサーボ回路に関する。 [0002]

【従来の技術】記録型光ディスクには、追記型 (Wri te Once)と書き換え可能型(Erasabl e)とがある。追記型光ディスクであるCD-R(Co mpact Disk Recordable)や、書 き換え可能型光ディスクであるCD-RW(Rewri table) にはガイド用のプリグループ (溝) が設け られている。ブリグルーブは中心周波数22.05kH 40 2 で極僅かにラジアル方向にウォブル(蛇行)してお 9. ATIP (Absolute TimeIn Pr egroove)と呼ばれる記録時のアドレス情報が、 最大偏位±1kHzでFSK変調により多重されて記録 されている。

【0003】このような記録型光ディスクの記録再生を 行う光ディスク装置のトラッキング及びフォーカスサー ボ回路は、光ビームを光ディスクに照射して光ディスク からの反射光を複数のディテクタで検出し、所定の演算 号を生成し、とれに基づきフォーカス・トラッキングア クチュエータを駆動している。

【0004】ここで、追記型光ディスクであるCD-R の記録再生を行う光ディスク装置では、再生時に光ビー ムパワーをリードパワーとし、記録時に光ビームパワー を記録信号の値0. 値1に対応させてライトパワー (ラ イトパワー>リードパワー)とリードパワーとで交互に 変化させている。このため、再生時は勿論、記録時も光 ビームパワーがリードパワーであるタイミングの反射光 10 をサンプルホールドすることにより、トラッキング及び フォーカスエラー信号を生成している。

【0005】また、書き換え可能型光ディスクであるC D-RW等の記録再生を行う光ディスク装置では、記録 時に光ビームパワーを記録信号の値0.値1に対応させ てライトパワーとイレーズパワー (ライトパワー>イレ ーズパワー>リードパワー)とで交互に変化させてい る。このため、再生時は光ビームパワーがリードパワー であるタイミングの反射光を検出してトラッキング及び フォーカスエラー信号を生成し、記録時には光ビームバ ワーがイレーズパワーであるタイミングの反射光をサン ブルホールドしてトラッキング及びフォーカスエラー信 号を生成している。

【0006】 ここで、イレーズパワーはリードパワーに 比べて高出力であることから、このパワーの変化により サーボゲインが変化する。したがって、記録時と再生時 とでディテクタの感度及びサーボゲインを切り替える必 要がある。図9は、従来のディテクタ感度切替回路の一 例のブロック図を示す。この回路はヘッドアンプIC内 に設けられている。同図中、ディテクタ10A~10D は主光ビームスポットを検出する4分割されたディテク タの各部分であり、ディテクタ10E、10Fは先行サ ブビームスポットを検出する2分割されたディテクタの 各部分であり、ディテクタ10G、10Hは後続サブビ ームスポットを検出する2分割されたディテクタの各部 分である。

【0007】ヘッドアンプICでは、ビン数削減の目的 からシリアルデータ転送を行っている。 記録/再生の切 り替えを指示する記録コマンド/再生コマンドに基づい て、ディテクタ感度を設定するパラメータデータと、ア ドレスデータからなるSDATAが上位装置からシリア ルに転送され、クロックSCKのタイミングでシフトレ. ジスタ12に格納される。 アドレスデコーダ14は、シ フトレジスタ12に格納されたアドレスデータをデコー ドし、ディテクタ感度レジスタ16A~16Hのいずれ かのうち上記アドレスに対応するものにライトイネーブ ル信号を送出する。ライトイネーブル信号を供給された ディテクタ感度レジスタ (例えば16B) はシフトレジ スタ12からのパラメータデータを格納する。これによ って、ディテクタ感度レジスタ(例えば16B)に対応 をすることによりトラッキング及びフォーカスエラー信 50 するディテクタ(例えば10B)のディテクタ感度が切

り替えられる。

#### [0008]

【発明が解決しようとする課題】このように、パラメータデータはシリアル転送されるため、すべてのディテクタ10A~10Hのディテクタ感度が切り替わるまでにはある程度の時間を要する。図10は、従来のディテクタ感度の切替タイミングを示している。ディスクから再生されたウォブル信号のATIP情報(時間情報)を基に、信号処理回路よりライトゲートが開き、記録が開始される。図示のようにゲートが開き、記録が開始される。図示のようにゲートが開く前後においてディテクタ10A~10Hのディテクタ感度切り替えが順次行われるため、この間、フォーカス及びトラッキングサーボが不安定になるという問題があった。

3

【0009】これは、フォーカス及びトラッキングサーボのサーボゲインを切り替えについても同様であり、サーボゲインの切り替えが順次行われると、この間、フォーカス及びトラッキングサーボが不安定になるという問題がある。また、サーボゲインの切り替えによりオフセットに変化が生じるが、このゲインの切り替えとオフセットの切り替えが同時に行われないと同様にフォーカス 20及びトラッキングサーボが不安定になるという問題がある。

【0010】本発明は、上記の点に鑑みなされたもので、記録/再生の切り替え時にフォーカス及びトラッキングサーボを安定性を保つことができる光ディスク装置のフォーカス及びトラッキングサーボ回路を提供することを目的とする。

#### [0011]

【課題を解決するための手段】請求項1に記載の発明は、光ディスクに照射する光ビームパワーを再生時に対 30 して増大させ記録を行うと共に、前記光ディスクで反射された光ビームを検出手段で検出してフォーカス及びトラッキングサーボを行う光ディスク装置のフォーカス及びトラッキングサーボ回路において、記録時の光ビームパワーに応じたパラメータを記憶する第1の記憶手段と、再生時の光ビームパワーに応じたパラメータを記憶する第2の記憶手段と、記録再生の切り替えに応じて前記第1,第2の記憶手段に記憶されているパラメータを選択し前記検出手段またはフォーカス及びトラッキングサーボを行う回路に設定する選択手段とを有する。 40

【0012】 このように、記録再生の切り替えに応じて第1. 第2の記憶手段に記憶されているパラメータを選択し検出手段またはフォーカス及びトラッキングサーボを行う回路に設定するため、記録再生の切り替えと同時にパラメータを瞬時に切り替えることができ、フォーカス及びトラッキングサーボの安定性を保つことができる。

【0013】請求項2に記載の発明は、請求項1記載の 光ディスク装置のフォーカス及びトラッキングサーボ回 路において、前記パラメータは、前記検出手段の検出感 度である。このように、検出手段の検出感度をバラメータとすることにより、請求項1の発明を実現できる。 【0014】請求項3に記載の発明は、請求項1記載の光ディスク装置のフォーカス及びトラッキングサーボ回路において、前記パラメータは、前記フォーカス及びトラッキングサーボを行う回路のサーボゲイン及びオフセットである。このように、フォーカス及びトラッキングサーボを行う回路のサーボゲイン及びオフセットをパラメータとすることにより、請求項1の発明を実現でき

#### [0015]

【発明の実施の形態】図1は本発明回路を適用される光ディスク装置の一実施例のブロック構成図を示す。同図中、光ディスク(CD-RW)20はスピンドルモータにより駆動され回転する。コントローラ22は上位装置から供給される記録/再生コマンドに基づいてサーボーC24に命令を供給する。サーボIC24は上記スピンドルモータのCLV(線速度一定)サーボを行うと共に、光ピックアップ(PU)26のスレッドモータの回転制御を行って光ディスク20の所望のブロックに移動させ、かつ、光ピックアップ26のフォーカスサーボ及びトラッキングサーボを行う。

【0016】光ピックアップ26から照射されたレーザ光は、光ディスク20の記録面上で反射されて光ピックアップ26で検出され、光ピックアップ26で得られた再生信号はヘッドアンプIC28に供給される。ここで波形整形された再生信号は、サーボIC24に供給されると共に、後続の信号処理系に供給され、ここでEFM復調を受けた後ウォブル信号が分離される。また、信号処理系で同期を取られた復調信号は、デコーダでCIRC(クロスインターリーブリードソロモン符号)デコード、エラー訂正の後、再生データとして出力される。また、ヘッドアンプIC28では、フォーカスエラー信号下E及びトラッキングエラー信号TEを生成してサーボIC24に供給している。

[0017] 図2は、本発明のフォーカス及びトラッキングサーボ回路の第1実施例のブロック図を示す。この回路はヘッドアンプ [C28内に設けられディテクタ感度切替を行う。同図中、図9と同一部分には同一符号を付す。ここで、図3に示すブリグルーブ1に主光ビームスポット2と、先行サブビームスポット3及び後続サブビームスポット4を照射する。その主光ビームスポット2の反射ビームを図2に示す4分割したディテクタ10A、10B、10C、10Dで検出し、先行サブビームスポット3の反射ビームを図2に示す2分割したディテクタ10E、10Fで検出し、後続サブビームスポット4の反射ビームを図2に示す2分割したディテクタ10G、10Hで検出する。なお、図3の各ビームスポットの分割部分にはディテクタの符号と対応させて符号A~Hを記入している。

# (B) 100°

ŧ

【0018】ヘッドアンプIC28では、ピン数削減の 目的からシリアルデータ転送を行っている。光ディスク 装置に光ディスク20が挿入されると、ヘッドアンプI C28はディスク種別(例えばCD-RであるかCD-RWであるか等)を判定してコントローラ22に通知す る。コントローラ22はディスク種別に応じたリードバ ワー時及びライトパワー時のディテクタ感度を計算し、 このリードパワー時及びライトパワー時のディテクタ感 度を設定するパラメータデータと、アドレスデータから なるSDATAをヘッドアンプIC28にシリアルに転 10 送する。

【0019】 CのSDATAはクロックSCKのタイミ ングでシフトレジスタ12 に格納される。アドレスデコ ーダ14は、シフトレジスタ12に格納されたアドレス データをデコードし、リード用のディテクタ感度レジス タ17A~17H及びライト用のディテクタ感度レジス タ18A~18Hのいずれかのうち上記アドレスに対応 するものにライトイネーブル信号を送出する。ライトイ ネーブル信号を供給されたディテクタ感度レジスタ (例 えば17B) はシフトレジスタ12からのパラメータデ 20 ータを格納する。

【0020】これによって、リード用のディテクタ感度 レジスタ17A~17Hそれぞれに対応するディテクタ 10A~10Hのリード用のディテクタ感度パラメータ データが設定され、ライト用のディテクタ感度レジスタ 18A~18Hそれぞれに対応するディテクタ10A~ 10Hのライト用のディテクタ感度パラメータデータが 設定される。

【0021】上記のディテクタ単位で対をなすディテク メータデータはデータセレクタ30A~30Hに供給さ れる。データセレクタ30A~30Hは、アンド回路3 2 出力に基づいて再生時はリード用のディテクタ感度レ ジスタ17A~17Hの出力データを選択し、記録時 (ライトモード信号がハイレベル) にハイレベルのライ トゲート信号が供給されたときライト用のディテクタ感 度レジスタ18A~18Hの出力データを選択して、デ ィテクタ10A~10Hに供給する。

【0022】とのように、記録時にはライトゲート信号 0 Hの感度は瞬時にリード用のディテクタ感度からライ ト用のディテクタ感度に切り替わるため、記録/再生の 切り替え時にフォーカス及びトラッキングサーボを安定 に保つことができる。図4は、本発明のフォーカス及び トラッキングサーボ回路の第2実施例のブロック図を示 す。との回路はヘッドアンプIC28内に設けられディ テクタ感度を切り替えると共に、サーボゲインとオフセ ットの切り替えを行う。

【0023】同図中、図2と同一部分には同一符号を付

挿入されると、ヘッドアンプIC28はディスク種別 (例えばCD-RであるかCD-RWであるか等) が判 定してコントローラ22に通知する。コントローラ22 はディスク種別に応じたリードパワー時及びライトパワ 一時のディテクタ感度と、フォーカス及びトラッキング サーボのサーボゲイン及びオフセットそれぞれを計算 し、このリードパワー時及びライトパワー時のディテク タ感度とサーボゲイン及びオフセットを設定するパラメ ータデータと、アドレスデータからなるSDATAをへ ッドアンプIC28にシリアルに転送する。

【0024】とのSDATAはクロックSCKのタイミ ングでシフトレジスタ12に格納される。アドレスデコ ーダ14は、シフトレジスタ12に格納されたアドレス データをデコードし、リード用のトラッキングサーボゲ インレジスタ35A,ライト用のトラッキングサーボゲ インレジスタ35B、リード用のトラッキングサーボオ フセットレジスタ36A、ライト用のトラッキングサー ボオフセットレジスタ36B、リード用のフォーカスサ ーボゲインレジスタ37A、ライト用のフォーカスサー ボゲインレジスタ37B, リード用のフォーカスサーボ オフセットレジスタ38A、ライト用のフォーカスサー ボオフセットレジスタ38Bのいずれかのうち上記アド レスに対応するものにライトイネーブル信号を送出す る。ライトイネーブル信号を供給されたレジスタはシフ トレジスタ12からのパラメータデータを格納する。

[0025] これによって、レジスタ35A~38Bそ れぞれにリード用のトラッキングサーボゲイン、ライト 用のトラッキングサーボゲイン、リード用のトラッキン グサーボオフセット、ライト用のトラッキングサーボオ タ感度レジスタ17A、18A~17H、18Hのパラ 30 フセット、リード用のフォーカスサーボゲイン、ライト 用のフォーカスサーボゲイン、リード用のフォーカスサ ーボオフセット、ライト用のフォーカスサーボオフセッ トそれぞれのパラメータデータが設定される。

【0026】上記のリード用とライト用で対をなすレジ スタ35A,35B~38A,38Bのパラメータデー タはデータセレクタ40~43に供給される。データセ レクタ40~43は、アンド回路32出力に基づいて再 生時はリード用のレジスタ35A、36A、37A、3 8 Aの出力データを選択し、記録時 (ライトモード信号 をハイレベルとしたタイミングでディテクタ10A~1 40 がハイレベル)にハイレベルのライトゲート信号が供給 されたときライト用のレジスタ35日、36日、37 B、38Bの出力データを選択して、トラッキングサー ボゲイン切替部44、トラッキングサーボオフセット切 替部45、フォーカスサーボゲイン切替部46、フォー カスサーボオフセット切替部47に供給する。

【0027】また、アンド回路32出力はアッティネー タ部48に供給されている。アッティネータ部48は、 記録時/再生時でディテクタ10A~10Hそれぞれの 出力に対する減衰度を大まかに切り替える。そして、ト す。図4において、光ディスク装置に光ディスク20が 50 ラッキングサーボゲイン切替部44,トラッキングサー

は同一符号を付す。

ボオフセット切替部45.フォーカスサーボゲイン切替部46.フォーカスサーボオフセット切替部47それぞれ切り替えにより微調整を行う。ここで、オフセットの切り替えは、ディテクタ感度が記録時に適正な値になっていれば、再生時のオフセットと同じ値となるはずであるが、ディテクタ感度をラフに設定していること、及びサーボゲインを変えることによってアンプオフセットも変化してしまうことから、再生時と記録時でオフセットの切り替えを行っている。

【0028】 CCで、ヘッドアンプ! C28の構成につ 10 いて説明する。図5はヘッドアンプ! C28の要部の一実施例のブロック図を示す。同図中、端子50A~50 Hにはディテクタ10A~10Hの出力信号A~Hが供給され、アッティネータ部48を構成するアッティネータ回路52A~52Hでそれぞれでディテクタ感度をラフに設定された後、サンブルホールド回路54に供給され、信号毎に所定のタイミングでサンブルホールドされる。

【0029】サンプルホールド回路54の出力する信号 A~Hは、マトリクス回路56に供給され、フォーカス 20 用信号FEO=(A+C)-(B+D)と、トラッキング用信号MPP=(A+D)-(B+C)及び信号SPPO=(F+H)-(E+G)が得られる。信号FEOは低域フィルタ58を経てフォーカスサーボゲイン切替部46に供給される。フォーカスサーボゲイン切替部46にはフォーカスサーボオフセット切替部47が併設されており、信号FEOにゲイン及びオフセットを演算することによりフォーカスエラー信号FEが生成されて出力される。

【0030】また、信号MPP及び信号SPPOは混合 30

回路59で混合され、信号TEO=(A+D)-(B+ C) -k · [(F+H) - (E+G)] が生成され(但 し、kは所定の係数)、信号TEOは低域フィルタ60 を経てトラッキングサーボゲイン切替部44に供給され る。トラッキングサーボゲイン切替部44にはトラッキ ングサーボオフセット切替部45が併設されており、信 号FEOにゲイン及びオフセットを演算することにより トラッキングエラー信号TEが生成されて出力される。 【0031】図6は、アッティネータ回路52Aの一実 施例の回路図を示す。なお、アッティネータ回路52B ~52Hも同一構成である。同図中、D型フリップフロ ップ62.63にはシフトレジスタ12からパラメータ データが設定される。起動時にはスイッチ64は再生側 の0 d Bのアンプ65を選択している。光ディスク20 からの反射光よりディスクの種別が判別されるとディス ク種別に基づいたパラメータデータがコントローラ22 より送出されてフリップフロップ63にセットされ、ア ンプ67のゲインが切り替えられる。

【0032】次に、記録時においては、記録のコマンド らのフリップフロップ35B、~35B、出力によって が入力されると、スイッチ64を-20dBのアンプ6 50 ゲインを設定され、トラッキングサーボオフセット切替

6に切り替えるようなパラメータデータが送出され、フリップフロップ62に格納される。そして、ライトゲートが開くことによってディテクタ10Aの感度が瞬時に記録側に切り替わる。図7は、トラッキングサーボのゲイン及びオフセットの切換回路の一実施例の回路図を示す。なお、フォーカスサーボのゲイン及びオフセットの切換回路も同一構成である。同図中、図4と同一部分に

【0033】図7において、D型フリップフロップ35 A、~35 A、がリード用のトラッキングサーボゲインレジスタ35 Aを構成し、D型フリップフロップ35 B、~35 B、がライト用のトラッキングサーボゲインレジスタ35 Bを構成し、D型フリップフロップ36 A、~36 A、がリード用のトラッキングサーボオフセットレジスタ36 Aを構成し、D型フリップフロップ36 B、~36 B、がライト用のトラッキングサーボオフセットレジスタ36 Bを構成している。また、スイッチ40、がデータセレクタ41を構成している。

【0034】トラッキングサーボゲイン切替部44は、データセレクタ40のスイッチ40、~40、出力によってオン/オフ制御されるスイッチ44、~44、によってアンブ44、のゲインを可変し、トラッキングサーボオフセット切替部45は、データセレクタ41のスイッチ41、~41、出力によってオン/オフ制御されるスイッチ45、~45、によって加算器45、で加算するオフセットを可変している。

-}

【0035】起動時に光ディスク20からの反射光より ディスクの種別が判別されるとディスク種別に基づいて パラメータデータがコントローラ22より送出されてフ リップフロップ35A、~35A、にリード用トラッキ ングサーボゲインのパラメータデータが設定され、D型 フリップフロップ36A、~36A、にリード用トラッ キングサーボオフセットのパラメータデータが設定さ れ、同様にD型フリップフロップ35日、~35日、に ライト用トラッキングサーボゲインのパラメータデータ が設定され、D型フリップフロップ36B、~36B、 にライト用トラッキングサーボオフセットのパラメータ データが設定される。トラッキングサーボゲイン切替部 44は、データセレクタ40のスイッチ40、~40、 からのフリップフロップ35A、~35A、出力によっ てゲインを設定され、トラッキングサーボオフセット切 替部45は、データセレクタ41のスイッチ41、~4 1,からのフリップフロップ36A, ~36A, 出力に よってオフセットを設定される。

[0036]次に、記録時においては、ライトゲートが開くことによって、トラッキングサーボゲイン切替部44は、データセレクタ40のスイッチ40、~40、からのフリップフロップ35B、~35B、出力によってゲインを設定され、トラッキングサーボオフセット切替

部45は、データセレクタ41のスイッチ41, ~41 , からのフリップフロップ36B, ~36B, 出力によ ってオフセットを設定される。これによってディテクタ 10Aの感度が瞬時に記録側に切り替わる。

【0037】図8は、図2に示す本発明のフォーカス及 びトラッキングサーボ回路の変形例の一部のブロック図 を示す。図8はディテクタ10Aに関する部分のみを示 しており、ディテクタ10B~10Hについても同一構 成である。ととでは、複数のライト用のディテクタ感度 レジスタ18A1~18A15を設けて、ライトパワーと イレーズパワーとを交互に繰り返す記録時におけるイレ ーズパワーに対応するライト用のディテクタ感度を変更 する場合、データセレクタ50により切り替える。

【0038】CD-RWにおいては、光ディスクに記録 を行う前にディスク内周のパワーキャリブレーションエ リア(PCA)に試し書きを行い最適記録パワーを決定 するOPC (記録パワーキャリブレーション) 動作を行 う。OPCにおいては、予め光ディスク装置に格納され ているパワー値を中心としてライトパワー及びイレーズ パワーを15段階変化させて試し書きを行う。この15 20 段階のパワー変化それぞれに対応するディテクタ感度を OPCの切り替え前にライト用のディテクタ感度レジス タ18A、~18A、,に格納しておき、 イレーズパワー の変更のタイミングに基づいて各ディテクタ10A~1 0 Hのディテクタ感度を同時に 1 5 段階切り替える。

【0039】また、記録動作中に最適記録パワーを前後 に複数段階だけ変更するランニングOPCに対応するた め、OPCによる最適記録パワー設定後に設定された最 適記録パワーを中心として例えば前後2段階の合計5段 階のパワーにおけるディテクタ感度をライト用のディテ 30 路の第1実施例のブロック図である。 クタ感度レジスタ18A、~18A、に格納しておき、 記録動作中のイレーズパワーの変更タイミングに基づい て各ディテクタの同時に切り替えるようにしてもよい。 また、ここでは、ディテクタ感度の切り替えのみ示され ているが、サーボゲイン及びオフセットを切り替えるよ うにしても良いことはもちろんである。

【0040】なお、上記実施例では、CD-RWを例に 取って説明したが、CD-RW以外のPDやMD (Mi n i Disk)等の書き換え可能型の光ディスクにも適 応でき、上記実施例に限定されるものではない。なお、 レジスタ18A~18H. 35B~38Bが請求項記載 の第1の記憶手段に対応し、レジスタ17A~17H. 35A~38Aが第2の記憶手段に対応し、データセレ クタ30A~30H.40~43が選択手段に対応し、 ディテクタ10A~10Hが検出手段に対応し、トラッ キングサーボゲイン切替部44、トラッキングサーボオ フセット切替部45. フォーカスサーボゲイン切替部4 6. フォーカスサーボオフセット切替部47がフォーカ ス及びトラッキングサーボを行う回路に対応する。

[0041]

【発明の効果】上述の如く、請求項1に記載の発明は、 記録時の光ビームパワーに応じたパラメータを記憶する 第1の記憶手段と、再生時の光ビームパワーに応じたパ ラメータを記憶する第2の記憶手段と、記録再生の切り 替えに応じて前記第1,第2の記憶手段に記憶されてい

るパラメータを選択し前記検出手段またはフォーカス及 びトラッキングサーボを行う回路に設定する選択手段と を有する。

【0042】このように、記録再生の切り替えに応じて 第1, 第2の記憶手段に記憶されているパラメータを選 択し検出手段またはフォーカス及びトラッキングサーボ を行う回路に設定するため、記録再生の切り替えと同時 にパラメータを瞬時に切り替えることができ、フォーカ ス及びトラッキングサーボの安定性を保つことができ

【0043】請求項2に記載の発明では、パラメータ は、前記検出手段の検出感度である。このように、検出 手段の検出感度をパラメータとすることにより、請求項 1の発明を実現できる。請求項3に記載の発明では、バ ラメータは、前記フォーカス及びトラッキングサーボを 行う回路のサーボゲイン及びオフセットである。

【0044】このように、フォーカス及びトラッキング サーボを行う回路のサーボゲイン及びオフセットをパラ メータとすることにより、請求項1の発明を実現でき る。

#### 【図面の簡単な説明】

【図1】本発明回路を適用される光ディスク装置の一実 施例のブロック構成図である。

【図2】本発明のフォーカス及びトラッキングサーボ回

【図3】プリグルーブ1に対する主光ビームスポットと 先行サブビームスポット及び後続サブビームスポットの 関係を示す図である。

【図4】本発明のフォーカス及びトラッキングサーボ回 路の第2実施例のブロック図である。

【図5】ヘッドアンプIC28の要部の一実施例のプロ ック図である。

【図6】アッティネータ回路52Aの一実施例の回路図 である。

【図7】トラッキングサーボのゲイン及びオフセットの 切換回路の一実施例の回路図である。

【図8】本発明のフォーカス及びトラッキングサーボ回 路の変形例の一部のブロック図である。

【図9】従来のディテクタ感度切替回路の一例のブロッ ク図である。

【図10】従来のディテクタ感度の切替タイミングを示 す図である。

【符号の説明】

1 プリグループ

50 2 主光ビームスポット

12

3 先行サブビームスポット 4 後続サブビームスポット

10A~10H ディテクタ

12 シフトレジスタ

14 アドレスデコーダ17A~17H リード用のディテクタ感度レジスタ

18A~18H ライト用のディテクタ感度レジスタ

11

20 光ディスク

22 コントローラ

24 サーボーC

26 光ピックアップ

28 ヘッドアンプIC

30A~30H データセレクタ

32 アンド回路

35A リード用のトラッキングサーボゲインレジスタ

35B ライト用のトラッキングサーボゲインレジスタ\*

\*36A リード用のトラッキングサーボオフセットレジ

36B ライト用のトラッキングサーボオフセットレジ

スタ

37A リード用のフォーカスサーボゲインレジスタ

37日 ライト用のフォーカスサーボゲインレジスタ

38A リード用のフォーカスサーボオフセットレシス

タ

38B ライト用のフォーカスサーボオフセットレジス

10 タ

40 ~43 データセレクタ

44 トラッキングサーボゲイン切替部

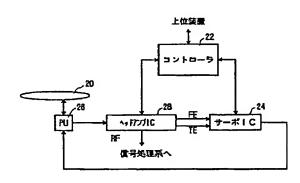
45 トラッキングサーボオフセット切替部

46 フォーカスサーボゲイン切替部

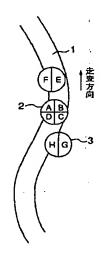
47 フォーカスサーボオフセット切替部

48 アッティネータ部

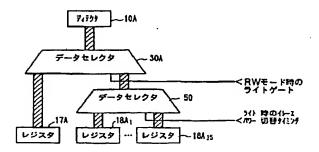
#### 【図1】



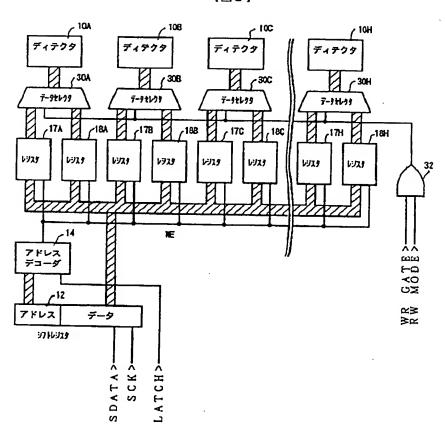
【図3】



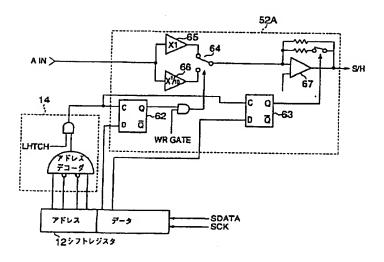
[図8]



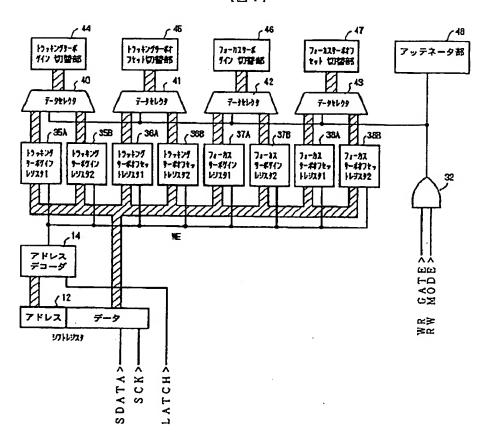
【図2】



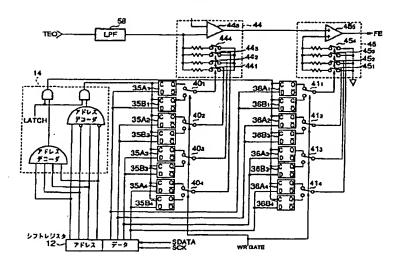
【図6】



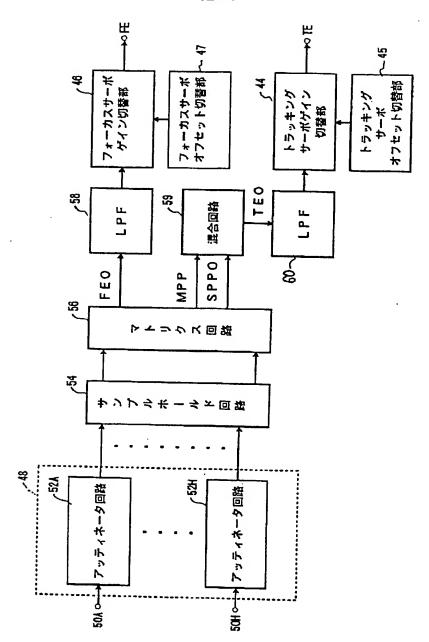
[図4]



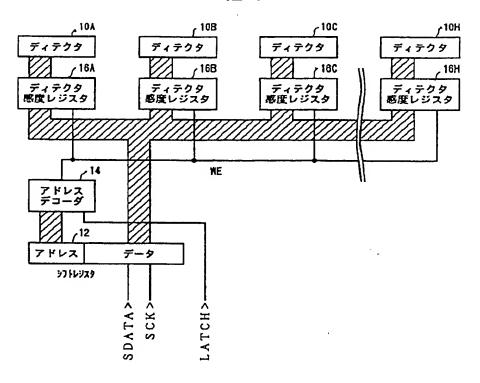
[図7]



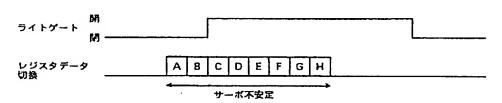
(図5)



【図9】



【図10】



フロントページの続き

F ターム(参考) 5D118 AA13 BA01 BF07 CA02 CB01 CD11 5D119 AA28 BA01 DA10 HA28 HA45 HA54 .

# THIS PAGE BLANK (USPTO)